

## PATENT ABSTRACTS OF JAPAN

(11) Publication number: **2000172806 A**

(43) Date of publication of application: 23.06.00

(51) Int. Cl

G06K 19/07

(21) Application number: 10348938

(22) Date of filing: 08.12.98

(71) Applicant: **HITACHI LTD**

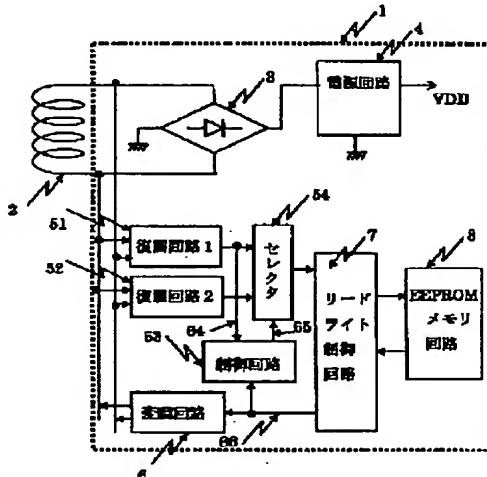
(72) Inventor: ANDO MASAAKI  
YOSHIKI HIROSHI  
ONISHI TADASHI  
OKAWA TAKEHIRO

**(54) NON-CONTACT IC CARD**

(57) Abstract:

**PROBLEM TO BE SOLVED:** To provide a non-contact IC card which can receive and process signals modulated by the system based on either the ISO14443-A standard or ISO14443-B standard, and a semiconductor integrated circuit for realizing the card.

**SOLUTION:** A non-contact IC card is provided with a first demodulation circuit 51 which reproduces data from 100% type-A (ISO14443-A) ASK signals with respect to the signals received through a coil, a second demodulation circuit 52 which reproduces data of 10% type-B (ISO14443-B) ASK signals from the signals received through the coil, and a selector circuit 54 which selects the reproduced signals. The card is also provided with a control circuit 53 which generates selection control signals.



COPYRIGHT: (C)2000,JPO

(19)日本国特許庁 (JP)

## (12) 公開特許公報 (A)

(11)特許出願公開番号

特開2000-172806

(P2000-172806A)

(43)公開日 平成12年6月23日(2000.6.23)

(51)Int.Cl.<sup>7</sup>

識別記号

F I

テマコト(参考)

G 0 6 K 19/07

G 0 6 K 19/00

H 5 B 0 3 5

審査請求 未請求 請求項の数 5 O.L (全 7 頁)

(21)出願番号 特願平10-348938

(22)出願日 平成10年12月8日(1998.12.8)

(71)出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(72)発明者 安藤 公明

東京都国分寺市東恋ヶ窪一丁目280番地

株式会社日立製作所中央研究所内

(72)発明者 吉木 宏

東京都国分寺市東恋ヶ窪一丁目280番地

株式会社日立製作所中央研究所内

(74)代理人 100085811

弁理士 大日方 富雄

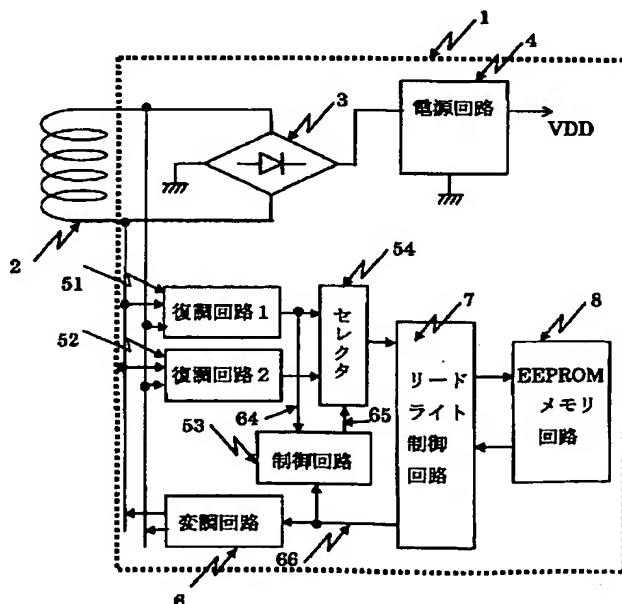
最終頁に続く

(54)【発明の名称】 非接触ICカード

(57)【要約】

【課題】 ISO14443-AとISO14443-Bのいずれの規格の方式で変調された信号でも受信処理できる非接触ICカードおよびそれを実現するための半導体集積回路を提供する。

【解決手段】 コイルで受信した信号についてタイプA (ISO14443-A) 100%ASK信号からデータを再生する第1の復調回路 (51) と、コイルで受信した信号からタイプB (ISO14443-B) 10%ASK信号のデータを再生する第2の復調回路 (52) と、それぞれの再生信号を選択するためのセレクタ回路 (54) と、選択制御信号を発生させるための制御回路 (53) とを設けるようにした。



### 【特許請求の範囲】

【請求項 1】 交流信号を送受信するための電磁結合手段と、該電磁結合手段に接続され交流信号を整流して所望の直流電源電圧を発生する電源手段と、不揮発性メモリと、該メモリとの間でデータをリードライトするリードライト制御手段と、上記電磁結合手段に接続されて受信交流信号から受信データを抽出するための第 1 の復調手段および第 2 の復調手段の少なくとも 2 種類の復調手段と、データを送信するための変調手段と、上記少なくとも 2 種類の復調手段の出力を選択するためのセレクタ手段と、該セレクタを制御するための制御手段とを備え、上記第 1 の復調手段および第 2 の復調手段の両方または片方の復調信号に基づいて上記セレクタ手段を制御し、上記第 1 の復調手段あるいは第 2 の復調手段のいずれか一方の復調手段の出力を選択するように動作することを特徴とする非接触 I C カード。

【請求項 2】 上記第 1 の復調手段は 100%ASK 变调（振幅变调）信号を復調するための回路であり、第 2 の復調手段は 10%ASK 变调信号を復調するための回路であることを特徴とする請求項 1 記載の非接触 I C カード。

【請求項 3】 上記第 1 の復調手段は、受信信号を二値化する二値化回路を含み、100%ASK 变调信号または 10%ASK 变调信号のいずれの受信時においても上記二値化回路の出力に基づいてクロック信号を生成することを特徴とする請求項 2 記載の非接触 I C カード。

【請求項 4】 上記不揮発性メモリと、該メモリとの間でデータをリードライトするリードライト制御手段は、半導体集積回路化されたワンチップマイクロコンピュータにより構成されていることを特徴とする請求項 1 記載の非接触 I C カード。

【請求項 5】 上記ワンチップマイクロコンピュータは、スタティック論理方式の回路により構成されていることを特徴とする請求項 4 記載の非接触 I C カード。

### 【発明の詳細な説明】

#### 【0001】

【発明の属する技術分野】 本発明は、I C カードさらには I C カードに内蔵される半導体集積回路チップで構成される回路に係わり、特に非接触方式で 2 種類以上の通信方式によるデータの送受信に対応可能な非接触 I C カードに内蔵される回路に利用して好適な技術に関する。

#### 【0002】

【従来の技術】 近年、磁気カードに代わる情報記憶媒体として、CPU（マイクロプロセッサ）等の I C を内蔵した I C カードが注目を集めている。I C カードには信号の伝送方式により、接点を用いてリーダライタ装置から電力およびクロック信号と情報信号を受信し、コマンドを処理する接触方式の I C カードと、リーダライタ装置のコイルから発生される電波（電磁波）を、I C カード側のコイルで受信し、電力およびクロック、送受信信

号を生成して、リーダライタ装置より受信したコマンドを処理する非接触方式の I C カード（以下非接触 I C カードという）の 2 方式がある。

【0003】 このうち非接触 I C カードは、通信距離や通信周波数によって ISO 規格が制定されており、密着型（ISO10536）、近接型（ISO14443）の 2 種類がある。さらに近接型非接触 I C カードには、データの変調方式によって、周波数 13.56 MHz のキャリア信号が存在する状態でデータ “1” を表わし、キャリア信号のない状態でデータ “0” を表わす 100%ASK 变调（ASK：振幅变调）方式を採用している ISO14443-A と、データ “1” を表わす振幅のキャリア信号に対し 90% の振幅の信号でデータ “0” を表わす 10%ASK 变调方式を採用している ISO14443-B の 2 種類がある。

【0004】 ISO14443-A 变调方式は、一般に CPU を持たないハードウェアロジックで構成された制御回路を持つ非接触 I C カードに利用される方式であり、一般に、ISO14443-A はシンプルなプロトコルをもつ I C カード用として、例えば ID カード（個人識別カード）やプリペイドカードなどに利用されることが多い。一方、ISO14443-B タイプは、CPU を内蔵した非接触 I C カードで利用される方式であり、ISO14443-B は複雑なプロトコル（例えば ISO7816-T1 など）をもつ銀行用のキャッシュカードやクレジットカードなどに利用されることが多い。

【0005】 また、近年、非接触 I C カードの普及に伴い、各種仕様のカードを統合したコンビネーションカードなるものが提案されている。

#### 【0006】

【発明が解決しようとする課題】 コンビネーションカードとしては、接触型 I C カードと非接触型 I C カードのコンビネーションが現在は主流であるが、今後はいろいろなタイプの I C カードを統合したコンビネーションカードの出現が考えられる。

【0007】 本発明者らは、ISO14443-A タイプと ISO14443-B タイプを統合したコンビネーションカードを構成する方法について検討した。

【0008】 上述したように、リーダライタからカードへのデータの変調方式として、ISO14443-A は 100%ASK 变调方式を使用し、ISO14443-B は 10%ASK 变调方式を使用している。

【0009】 上記 2 種類の変調方式を一枚の I C カード上で実現するための課題としては、変調方式の異なる信号の両方を受信するために、それぞれの復調回路が必要なことはいうまでもないが、メモリを共有して使用する I C カードシステムにおいては、どちらの変調信号を受信したかを識別しなければ、後続のメモリリードライト制御回路の動作やマイコンの動作ができないという問題がある。

【0010】 従って、カードがリーダライタに挿入された時点でどちらの変調方式の信号を受信したかを識別し

て、後続の制御回路例えはEEPROMのリードライト制御回路やマイコンの動作を制御する必要がある。

【0011】本発明の目的は、IS014443-AとIS014443-Bのいずれの規格の方式で変調された信号でも受信処理できる非接触ICカードおよびそれに内蔵される回路を提供することにある。

【0012】この発明の前記ならびにそのほかの目的と新規な特徴については、本明細書の記述及び添付図面から明らかになるであろう。

【0013】

【課題を解決するための手段】本願において開示される発明のうち代表的なものの概要を説明すれば、下記のとおりである。

【0014】前記課題を解決するために本発明は、電磁結合手段としてのコイルで受信した信号についてタイプA (IS014443-A) 100%ASK信号からデータを再生する第1の復調手段と、コイルで受信した信号からタイプB (IS014443-B) 10%ASK信号のデータを再生する第2の復調手段と、それぞれの再生信号を選択するためのセレクタ手段とを設ける。また、このセレクタ手段を制御するために、第1の復調手段の再生信号と送信信号とを入力として、選択制御信号を発生させるための制御手段を設ける。そして、上記セレクタ手段によって第1の復調手段の再生信号（リーダライタからカードへの受信信号）または第2の復調手段の再生信号のいずれかを選択するように構成する。また、セレクタ手段は、制御手段で制御され、通常は第2の復調手段（または第1の復調手段）の再生信号を選択しており、第1の復調手段が再生データを検出すると、それ以降は第1の復調手段（または第2の復調手段）の再生信号を選択するように構成した。

【0015】さらに、上記制御手段は、カードからリーダライタへの送信信号が発生すると、第2の復調手段（または第1の復調手段）の再生信号を選択するようにセレクタ手段を制御する。そして、上記のようにして選択された受信信号に従って、リードライト制御手段は、EEPROMなどの不揮発性メモリに対してデータのリードやライトを行なうようにした。

【0016】上記した手段によれば、IS014443-AとIS014443-Bのどちらでも受信処理できる非接触ICカードもしくはそれに内蔵される回路を実現することができる。

【0017】また、上記第1の復調手段は、受信信号を二値化する二値化回路を含み、100%ASK変調信号または10%ASK変調信号のいずれの受信時においても上記二値化回路の出力に基づいてクロック信号を生成させるようにした。これにより、100%ASK変調信号または10%ASK変調信号からクロックを再生する回路を共用することができ、第2の復調手段にはクロック生成回路が不要になって回路の簡略化が可能になる。

【0018】さらに、上記リードライト制御手段と不揮

発性メモリとをワンチップマイクロコンピュータ (LSI) などで構成しソフトウェアを用いて制御するようにしてもよい。しかもこの場合、ワンチップマイクロコンピュータは、予め回路内の所定のノードをプリチャージしておいて入力信号でノードの電位を確定して論理出力を決定するダイナミック論理方式でなく、入力信号に応じた電流パスに電流を流して論理出力を決定するステイック論理方式の回路で構成したものを用いるのが望ましい。タイプA (IS014443-A) すなわち 100%ASK変調方式の信号を受信した場合には受信信号から再生されるクロック信号が中断することがあるため、ダイナミック論理方式の回路を用いると動作が保証されない恐れがあるためである。

【0019】

【発明の実施の形態】以下、本発明の実施の形態について詳細に説明する。

＜実施形態例1＞図4は本発明に係る非接触ICカード内蔵回路の第1の実施例を示すブロック図、図1および図2は、本発明の非接触ICカード内蔵回路を用いたICカードの構成を示す図である。

【0020】この実施例のICカードは、プラスチックあるいはセラミックなどの絶縁性の基板からなるカードに、図1に示すような非接触ICカード内蔵回路1と電磁結合手段としてのコイル2とが搭載もしくは内蔵されてなる。コイル2は、特に制限されないが、図2に示すように、基板10上に渦巻き状に形成されたプリント配線等により構成される。カード内蔵回路1は特に制限されないが、単結晶シリコンチップのような1個の半導体基板上に半導体集積回路として構成される。

【0021】従来の一般的な非接触ICカード内蔵回路1は、図3に示すように、コイル2に接続され受信交流信号を整流して直流電圧に変換する整流回路3と、該整流回路3により変換された直流電圧に基づいてIC内の回路の駆動に必要な電源電圧VDDを発生する電源回路4と、上記コイル2を介して外部から供給される交流信号に含まれる受信情報を抽出（復調）する復調回路5と、送信情報を含む交流信号を形成（変調）して上記コイル2を駆動する変調回路6と、EEPROMのような電気的に書き込み消去可能な不揮発性メモリ8と、前記復調回路5により復調された受信情報に基づいて前記不揮発性メモリ8内ヘデータを書き込んだり不揮発性メモリ8から読み出された送信情報を前記変調回路6へ出力するなどの処理並びに外部のリーダライタとの間の送受信のプロトコル制御を行なうリードライト制御回路7などにより構成されている。

【0022】上記コイル2で受信した交流信号は、復調回路5に入力され、ASK変調（振幅変調）された信号からこれを復調し、データ信号を再生する。再生されたデータは、メモリのリードライト制御並びに送受信プロトコル制御を行なうリードライト制御回路7によってE

EEPROMメモリ回路8へ書き込まれる。一方、カードからリーダライタへの送信データは、リードライト制御回路7によってメモリ回路8から読み出され、変調回路6によってコイル信号に対してLSK（負荷変調）を行い、データを送信する。

【0023】本発明の第1の実施例においては、図4に示すように、復調回路が、コイル2によって受信された信号からIS014443-Aの100%ASK信号を再生するための第1の復調回路51とIS014443-Bの10%ASK信号を再生するための第2の復調回路52とからなり、第1の復調回路51または第2の復調回路52によって復調された信号はセレクタ回路54によって、どちらか一方が選択され、リードライト制御回路7へ入力される。前記セレクタ回路54は、制御回路53によって制御される。この実施例では、通常は第2の復調回路52の再生信号を選択しており、第1の復調回路51が再生データを検出すると、それ以降は第1の復調回路51の再生信号を選択してリードライト制御回路7へ供給するように構成されている。

【0024】そのため、制御回路53は、第1の復調回路51の再生信号64と送信信号66とを入力信号として、セレクタ回路54に対する選択制御信号65を発生し、セレクタ回路54を制御するように構成されている。ただし、上記とは逆、すなわち通常は第1の復調回路51の再生信号を選択しており、第2の復調回路52が再生データを検出すると、それ以降は第2の復調回路52の再生信号を選択してリードライト制御回路7へ供給するように構成することも可能である。

【0025】上記方法で選択された受信再生信号は、リードライト制御回路7に入力され、タイプA (IS014443-A)またはタイプB (IS014443-B)それぞれのタイプに応じたプロトコルに従ってデータ制御が行なわれ、メモリ回路8に対するデータのリードライト（送受信）が行なわれる。リードライト制御回路7は、第1の復調回路51からの信号に基づいて制御回路53により識別されたタイプA信号かタイプB信号かの選択信号が入力されることによって、プロトコル制御の切り替えを行なう。

【0026】上記変調回路6は、100%ASK変調または10%ASK変調のいずれか一方の固定された変調方式に従って送信信号を変調してコイル2を駆動する。

【0027】なお、上記実施例では、非接触ICカード内蔵回路が1つの半導体チップ上に半導体集積回路として形成されている場合について説明したが、本発明はこれに限定されるものでなく、回路の特性を考慮して、例えば整流回路3と電源回路4をバイポーラトランジスタ技術あるいはBi-CMOS技術を用いて1つの半導体チップ上に形成し、残りの回路をCMOS技術を用いて別の半導体チップ上に形成しても良い。さらに、整流回路3と電源回路4とを1つの半導体チップ上に、またメモリ回路8を单独で1つの半導体チップ上に形成し、残

りの回路を別の1つの半導体チップ上に形成しても良い。

【0028】図5は、図4の実施例におけるリードライト制御回路7とメモリ回路8を、ワンチップマイクロコンピュータ（以下、ワンチップマイコンと称する）55に置き換えた実施例である。一般にワンチップマイコンはクロックに同期して動作するように設計されており、通常は一定周波数のクロックが外部より常時入力されて動作する。ところが、本発明の特にIS014443-A(1005ASK)の場合には、データ“0”に対応する時間にはコイル2から受信される信号がなくなる（キャリア信号の振幅が「0」になる）ため、受信信号から再生されるクロック信号が中断することになる。したがって、クロック信号などを用いて、マイコン内部のプリチャージやリフレッシュなどのダイナミック論理動作を行うと動作が保証されなくなるおそれがある。そこで、図5の実施例におけるワンチップマイコン55は、ダイナミック論理方式の回路でなく、スタティック論理方式の回路で構成されている。

【0029】この第2の実施例では、第1の復調回路51および第2の復調回路52で検出された再生信号は、セレクタ回路54で選択された後ワンチップマイコン55に入力され、ワンチップマイコン55によってプロトコル制御および内部メモリへのリード、ライト制御などが行なわれる。セレクタ回路54の制御は第1の実施例（図4）と同じである。この実施例においても、ワンチップマイコン55以外の回路に関しては、それらをまとめて1つの半導体集積回路として構成しても良いし、整流回路3と電源回路4とを1つの半導体チップ上に形成し残りの回路を別の1つの半導体チップ上に形成しても良い。

【0030】図6はタイプA (IS014443-A)の信号を処理する場合の動作を説明する図であり、図7はタイプB (IS014443-B)の信号を処理する場合の動作を説明する図である。

【0031】図6のタイプA (IS014443-A)の場合、データ61は国外のリーダライタ装置によって100%ASK（振幅変調）方式に従って変調された信号62のような変調信号としてコイルに入力される。この入力信号は第1の復調回路51内の二値化回路によって二値化されて信号63が生成され、フィルタ処理などを行なうことによって再生信号64が得られる。この再生信号がセレクタ回路54で選択され、リードライト制御回路7またはワンチップマイコン55に入力される。

【0032】一方、セレクタ回路54の制御信号65は、再生信号64が検出されたことによってハイレベルにセットされ、カードからリーダライタへの送信信号（レスポンス）66を発行するとロウレベルにリセット

される。上記セレクタの制御信号 6 5 がセットされている間、セレクタ回路 5 4 では第 1 の復調回路 5 1 からの再生信号を選択してリードライト制御回路 7 またはワンチップマイコン 5 5 に供給するように動作する。

【0033】図 7 はタイプ B (IS014443-B) の信号を処理する場合の動作を示す図であり、データ 6 1 は 10% ASK (振幅変調) 方式に従って変調された信号 7 2 のような変調信号としてコイルに入力される。すると、第 2 の復調回路 5 2 において、検波回路によって検波した信号 7 3 とそれを増幅して波形整形したデータ再生信号 7 4 とが生成される。また、復調回路 5 2 内の二値化回路ではクロック信号 7 5 が生成される。さらに、10% ASK (振幅変調) 方式の変調信号が入力された場合、第 1 の復調回路 5 1 では、二値化信号としてクロックの存在しない部分が検出されないため、図 7 (F) のように再生信号 6 4 には破線で示す再生信号は生成されない。したがって、図 7 (G) に示すように、セレクト信号 6 4 はハイレベルにセットされることがなく、第 2 の復調回路 5 2 の再生信号を選択した状態となる。

【0034】以上のように、復調された信号によって、100% ASK 信号と 10% ASK 信号とを選択することで近接型非接触 IC カードのタイプ A (IS014443-A) とタイプ B (IS014443-B) の両方の信号を受信処理できる。

【0035】なお、上記実施例において、100% ASK 変調方式の変調信号を復調する第 1 の復調回路 5 1 は、図 6 (B) の変調信号 6 2 から同図 (C) のような二値化信号 6 3 を生成し、この二値化信号をフィルタ回路等を通して図 6 (D) のような再生信号 6 4 を得るために二値化回路を必要とする。

【0036】一方、10% ASK 変調方式の信号を復調する第 2 の復調回路 5 2 は、変調信号 7 2 を検波する検波回路を用いてデータを再生するので、データの再生のために二値化回路は不用である。ただし、受信信号から回路の同期のためのクロック信号 7 5 を抽出するため別個に二値化回路が必要となる。そこで、上記実施例では 10% ASK 変調方式の信号を復調する第 2 の復調回路 5 2 にも二値化回路を設けているが、この二値化回路を省略して、10% ASK 変調方式の信号を受信している場合にも第 1 の復調回路 5 1 に設けられている二値化回路を用いてクロックを得るように構成しても良い。

【0037】以上本発明者によってなされた発明を実施例に基づき具体的に説明したが、本発明は上記実施例に限定されるものではなく、その要旨を逸脱しない範囲で種々変更可能であることはいうまでもない。例えば、上記実施例では、100% ASK 変調方式の信号と 10% ASK 変調方式の信号の 2 種類の信号を 1 つの IC カードで識別して処理することができるコンピューションカードについて説明したが、変調方式は ASK 変調 (振幅変調) に限定されるものではなく、他の 2 以上の変調方式に対応可能な IC カードを開発する場合にも適用するこ

とができる。

#### 【0038】

【発明の効果】本願において開示される発明のうち代表的なものによって得られる効果を簡単に説明すれば下記のとおりである。

【0039】本発明によれば、1 つのコイルで受信した 2 種類の信号を識別し選択することが可能になるため、近接型非接触 IC カードのタイプ A (IS014443-A) とタイプ B (IS014443-B) の両方の信号を受信処理でき、簡単な構成でタイプ A・タイプ B の統合カード (コンビネーションカード) が実現できる。

#### 【図面の簡単な説明】

【図 1】本発明の非接触 IC カードに内蔵される回路の概略構成を示す概略構成図。

【図 2】本発明の非接触 IC カード全体の概略構成を示す IC カード全体図。

【図 3】一般的な非接触 IC カードに内蔵される回路の構成例を示すブロック構成図。

【図 4】本発明に係る非接触 IC カードに内蔵される回路の第 1 の実施例を示すブロック構成図。

【図 5】本発明に係る非接触 IC カードに内蔵される回路の第 2 の実施例を示すブロック構成図。

【図 6】実施例の非接触 IC カードにおいてタイプ A (IS014443-A) の信号を処理する場合の動作を説明する波形図。

【図 7】実施例の非接触 IC カードにおいてタイプ B (IS014443-B) の信号を処理する場合の動作を説明する波形図。

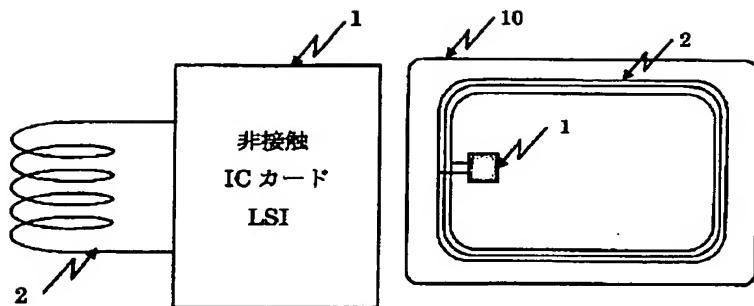
#### 【符号の説明】

- 1 非接触 IC カード内蔵回路 (LSI)
- 2 コイル
- 3 整流回路
- 4 電源回路
- 5 復調回路
- 6 変調回路
- 7 リードライト制御回路
- 8 メモリ回路
- 5 1 第 1 の復調回路
- 5 2 第 2 の復調回路
- 5 3 制御回路
- 5 4 セレクタ回路
- 5 5 ワンチップマイコン LSI
- 6 1 データ
- 6 2 100% ASK 変調信号
- 6 3 二値化信号
- 6 4 再生信号
- 6 5 セレクト信号
- 6 6 レスポンス信号
- 7 2 10% ASK 変調信号
- 7 3 検波信号

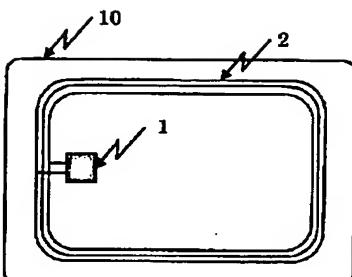
7.4 データ再生信号

7.5 クロック信号（二值化信号）

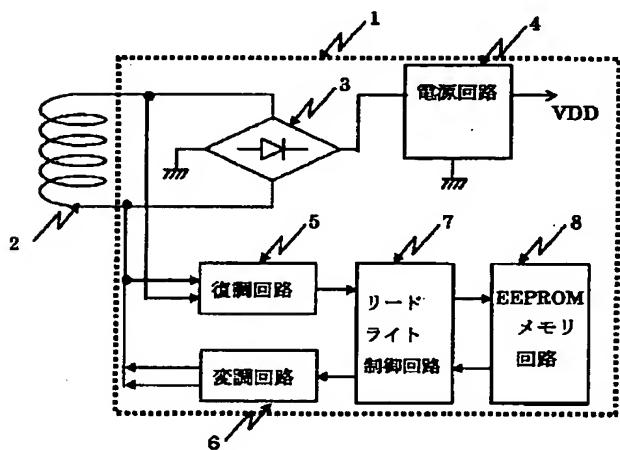
【図1】



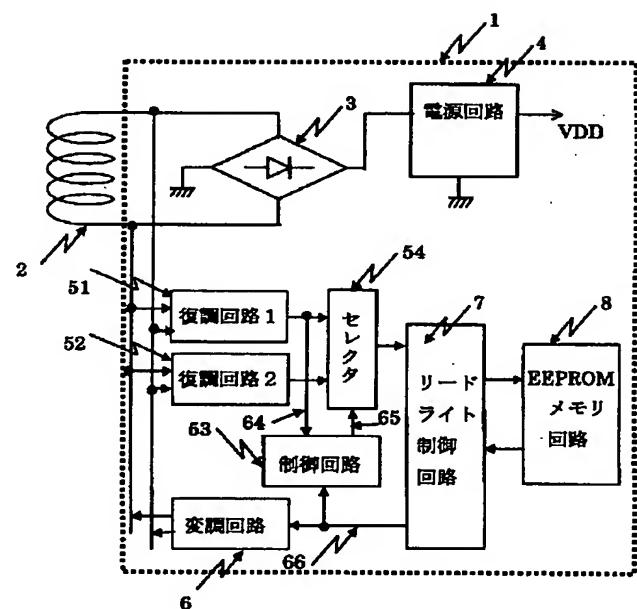
【図2】



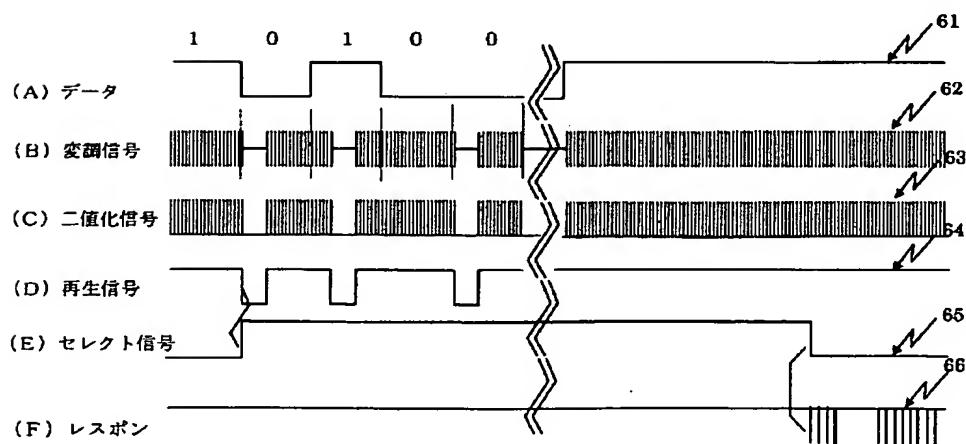
【図3】



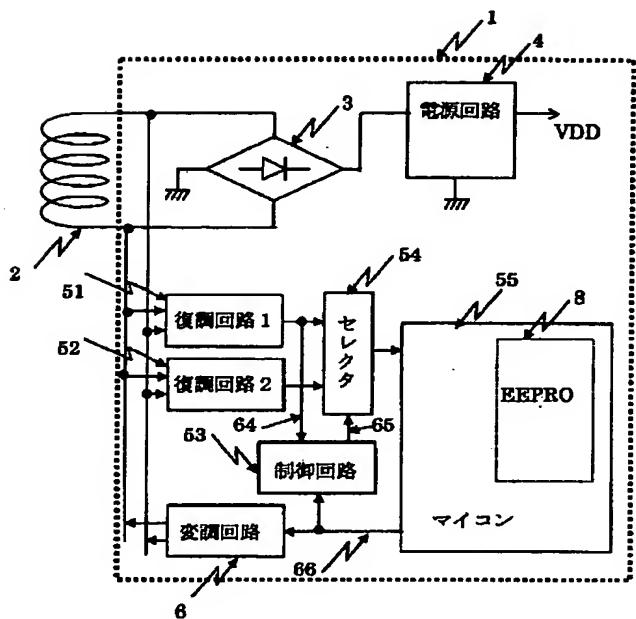
【図4】



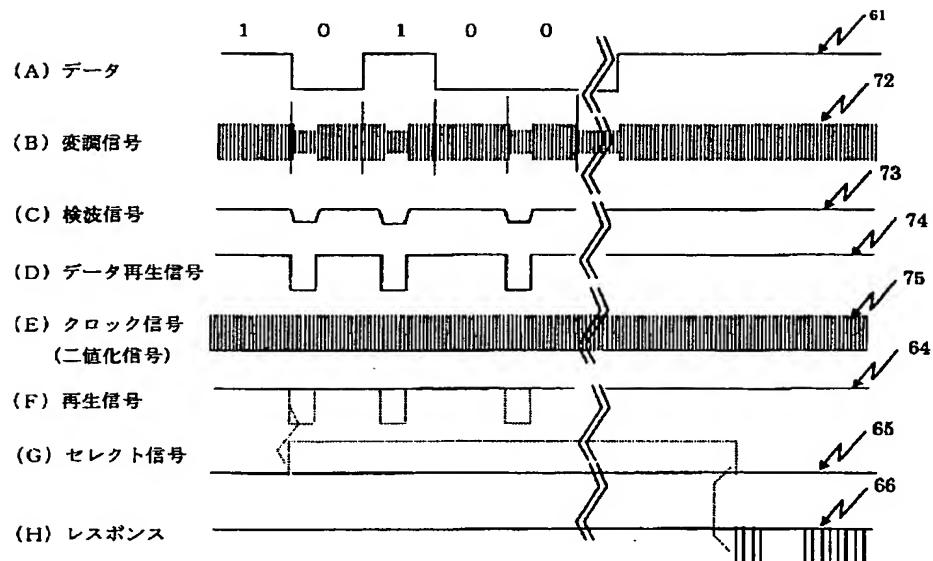
【図6】



【図5】



【図7】



フロントページの続き

(72) 発明者 大西 忠志

東京都国分寺市東恋ヶ窪一丁目280番地  
株式会社日立製作所中央研究所内

(72) 発明者 大川 武宏

東京都国分寺市東恋ヶ窪一丁目280番地  
株式会社日立製作所中央研究所内

F ターム(参考) 5B035 AA06 CA23